

# Modellierung und Simulation von Bahnbetriebsprozessen (VI-342)

Ablauf Sommersemester 2017

Verantwortlicher Hochschullehrer: Dr.-Ing. habil. Matthias Bär (POT 108 a / 36526)

Montag	03.04.	14.50 – 16.20	POT 151	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
<del>Montag</del>	<del>10.04.</del>	<del>verlegt</del>				
Mittwoch	12.04.	13.00 – 14.30	POT 011	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
<del>Montag</del>	<del>17.04.</del>	<del>entfällt</del>				<del>Feiertag</del>
Mittwoch	19.04.	13.00 – 14.30	POT 011	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
Montag	24.04.	14.50 – 16.20	POT 151	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
Mittwoch	26.04.	13.00 – 14.30	POT 011	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
<del>Montag</del>	<del>01.05.</del>	<del>entfällt</del>				<del>Feiertag</del>
Mittwoch	03.05.	13.00 – 14.30	POT 011	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
<del>Montag</del>	<del>08.05.</del>	<del>verlegt</del>				
Montag	15.05.	14.50 – 16.20	POT 151	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
<del>Mittwoch</del>	<del>17.05.</del>	<del>entfällt</del>				<del>dies academicus</del>
Montag	22.05.	14.50 – 16.20	POT 151	V	Bär	Grundlagen der Modellierung von Bahnbetriebsprozessen
Mittwoch	24.05.	11.10 – 12.40	POT 011	Ü	Bär	Simulation bahnspezifischer Bedienungssysteme
Mittwoch	24.05.	13.00 – 14.30	POT 011	Ü	Bär	Simulation bahnspezifischer Bedienungssysteme
Montag	29.05.	14.50 – 16.20	POT 151	V/Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS <sup>1</sup>
Mittwoch	31.05.	13.00 – 14.30	POT 011	V	Marton	Knotensimulation mit Villon <sup>2</sup>
Montag	12.06.	14.50 – 16.20	POT 151	V/Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS
Mittwoch	14.06.	11.10 – 12.40	POT 011	Ü	Bär	Simulation bahnspezifischer Bedienungssysteme
Mittwoch	14.06.	13.00 – 14.30	POT 011	Ü	Bär	Simulation bahnspezifischer Bedienungssysteme
Montag	19.06.	14.50 – 16.20	POT 151	V	Kolmogoren	RailML <sup>3</sup> als Beispiel für eine einheitliche Datenschnittstelle
Mittwoch	21.06.	11.10 – 12.40	POT 210	Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS
Mittwoch	21.06.	13.00 – 14.30	POT 210	Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS
Montag	26.06.	14.50 – 16.20	POT 151	V	Ruf	Modellierung und Optimierung von Rangierprozessen
Mittwoch	28.06.	11.10 – 12.40	POT 210	Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS
Mittwoch	28.06.	13.00 – 14.30	POT 210	Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS
Montag	03.07.	14.50 – 16.20	POT 151	V	Ruf	Modellierung und Optimierung von Rangierprozessen
Mittwoch	05.07.	11.10 – 12.40	POT 210	Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS
Mittwoch	05.07.	13.00 – 14.30	POT 210	Ü	Nesterenko	Leistungsuntersuchungen von Strecken und Knoten mit LUKS
<del>Montag</del>	<del>10.07.</del>	<del>verlegt</del>				
Mittwoch	12.07.	11.10 – 12.40	POT 011	Ü	Ruf	Modellierung und Optimierung von Rangierprozessen

<sup>1</sup> © VIA Consulting & Development GmbH (VIA Con) Aachen

<sup>2</sup> © Simcon s.r.o. Zilina

<sup>3</sup> © RailML.org