

Modulname	VLSI Processor Design
Modulnummer	Eul-ET-E-VLSI (Eul-NES-E-VLSI, Eul-IST-E-VLSI)
Verantwortliche Dozentin bzw. verantwortlicher Dozent	Prof. Dr.-Ing. habil. Christian Georg Mayr christian.mayr@tu-dresden.de
Qualifikationsziele	Nach Abschluss des Moduls sind die Studierenden in der Lage, eine vollständige Implementierung und Verifikation eines VLSI-Systems am Modell eines Prozessors wie zum Beispiel in der Komplexität eines 8051 unter Nutzung industrieller Entwurfssoftware wie Synopsys oder Cadence durchzuführen.
Inhalte	Inhalt des Moduls sind: <ul style="list-style-type: none"> - Grundlagen, Konzepte und Methoden zur Entwicklung komplexer digitaler VLSI-Systeme - Architekturkonzepte für hochintegrierte digitale Verarbeitungssysteme insbesondere aus den Bereichen der Prozessorsysteme sowie anwendungsspezifische Systeme der Signalverarbeitung - Methoden der effizienten Überführung der Architekturkonzepte in die hochintegrierte Implementierung eines digitalen Systems - Spezifikation und abstrakte Modellierung des Systems, Überführung in eine Register-Transfer-Beschreibung, abgekürzt RTL, automatisierte Schaltungssynthese und physische Implementierung wie Place & Route, Layoutsynthese, deren Ergebnis die Daten für die Chipfertigung liefert - Verifikation des Entwurfs auf allen Abstraktionsebenen, das heißt Verhalten/ Implementierung durch Simulation, das heißt funktionale Verifikation - Nachweis der Äquivalenz von Transformationsschritten durch formale Verifikation, die Überprüfung der Einhaltung von Entwurfsregeln, das heißt Signoff-Verifikation sowie - Erprobung im Entwurfsteam, das heißt Aufgabenteilung, Festlegung von Schnittstellen, Ablauf- und Zeitplanung.
Lehr- und Lernformen	2 SWS Vorlesungen, 2 SWS Übungen, 2 SWS Praktika sowie Selbststudium. Die Lehrsprache der Vorlesungen, Übungen und Praktika ist Englisch.
Voraussetzungen für die Teilnahme	Im Masterstudiengang Nanoelectronic Systems werden Kenntnisse auf dem Gebiet der Schaltungstechnik und Systemtheorie auf Bachelorniveau vorausgesetzt. In den Diplomstudiengängen Elektrotechnik und Informationssystemtechnik werden die in den Modulen Grundlagen der Elektrotechnik, Funktionentheorie, Partielle Differentialgleichungen und Wahrscheinlichkeitstheorie, Schaltungs-technik und Systemtheorie zu erwerbenden Kompetenzen vorausgesetzt.

Verwendbarkeit	<p>Das Modul ist ein Wahlpflichtmodul nach § 6 Absatz 2 SO und § 33 Absatz 3 PO der Studienrichtung Nanoelectronics im Masterstudiengang Nanoelectronic Systems. Des Weiteren ist es ein Wahlpflichtmodul aus dem Wahlpflichtbereich Kompetenzvertiefung nach § 6 Absatz 3 SO und § 33 Absatz 4 PO des Hauptstudiums der Studienrichtungen Informationstechnik und Mikroelektronik im Diplomstudiengang Elektrotechnik. Außerdem ist es ein Wahlpflichtmodul aus dem Wahlpflichtbereich Kompetenzvertiefung nach § 6 Absatz 3 SO und § 33 Absatz 3 PO des Hauptstudiums des Fachgebietes Mikroelektronik, Elektronische Schaltungen und Systeme im Diplomstudiengang Informationssystemtechnik.</p> <p>Es schafft die Voraussetzungen für die Module, die dieses Modul im Feld „Voraussetzungen für die Teilnahme“ auflisten.</p>
Voraussetzungen für die Vergabe von Leistungspunkten	Die Leistungspunkte werden erworben, wenn die Modulprüfung bestanden ist. Die Modulprüfung besteht aus einer Komplexen Leistung im Umfang von 50 Stunden.
Leistungspunkte und Noten	Durch das Modul können 7 Leistungspunkte erworben werden. Die Modulnote entspricht der Note der Prüfungsleistung.
Häufigkeit des Moduls	Das Modul wird jedes Sommersemester angeboten.
Arbeitsaufwand	Der Arbeitsaufwand beträgt insgesamt 210 Stunden.
Dauer des Moduls	Das Modul umfasst ein Semester.