

**Fakultät Elektrotechnik und  
Informationstechnik**  
Prüfungsamt

13.12.2024

Prüfungsablaufplan für das **WiSe 24/25**

Studiengang **Informationssystemtechnik  
3. Semester**

Prüfungsperiode vom **10.02. bis 08.03.2025**

(vorbehaltlich weiterer Ergänzungen und Veränderungen)

<b>Prüfungsfach</b>	<b>Termin</b>	<b>Prüfer</b>	<b>Ort*</b>	<b>Zeit Dauer</b>
Funktionentheorie (ET-01 04 03) <a href="#">M1200-G0060</a> 11410	28.02.2025	Prof. Franz Prof. Schilling	TRE/MATH/H TRE/PHYS/E	07:30 Uhr 120 min
Dynamische Netzwerke (ET-12 08 03) <a href="#">M1208-G0100</a> <i>Klausurarbeit</i> 15410	07.03.2025	Dr. Jens Müller Dr. Mögel	HSZ/04/H HSZ/AUDI/H	09:20 Uhr 150 min
Technologien und Bauelemente der Mikroelektronik (ET-12 08 11) <a href="#">M1208-G1020</a> 16620	17.02.2025	Dr. Herricht Prof. Bahr	BAR/SCHÖ/E	07:30 Uhr 210 min

**Nach- und Wiederholungsprüfungen**

Mehrdimensionale Differential- und Integralrechnung (ET-01 04 02) <a href="#">M1200-G0020</a> 11220	29.11.2024 im Sem.	Prof. Franz Prof. Schilling	BAR/SCHÖ/E	14:50 Uhr 150 min
Elektrische und magnetische Felder (ET-12 08 02) <a href="#">M1208-G0090</a> 15210	03.03.2025	Dr. Mögel Dr. Jens Müller	HÜL/S386/H HÜL/S186/H	13:00 Uhr 150 min

Programmierung (INF-B-240) M1200-G2060 21410	31.01.2025 im Sem.	Prof. Fetzler Dr. Martin	TRE/PHYS/E	13:00 Uhr 90 min
Softwaretechnologie (INF-B-310) M1200-G2070 21610	14.02.2025	Prof. Aßmann Prof. Göhringer		120 min

**\* Raumaufteilung im Aushang!**

Prof. Dr.-Ing. habil. M. Wollschlaeger  
Vorsitzender des Prüfungsausschusses