

Information zu Anerkennungsmöglichkeiten innerhalb des STIPT-Programms

	NES	IST	ET	MT
Sommersemester 2026, Kurse an der National Taiwan University (NTU) und der National Cheng Kung				
Modul Device / Integration:				
Solid State Electronics	nein		nein	ja, als Alternatives Wahlpflichtmodul
Integrated Circuit Technology	nein		nein	ja, als Alternatives Wahlpflichtmodul
Thin-Film and Flexible Electronics	ja, als Alternatives Wahlpflichtmodul		ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul
Modul Tool / Equipment Engineering:				
Integrated Circuit Technology	nein		nein	nein
Electronic Circuits	nein		nein	nein
Digital Control System	ja, als Alternatives Wahlpflichtmodul		ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul
Modul Intelligent Manufacturing				
Operations Research	ja, als Alternatives Wahlpflichtmodul	nein	nein	nein
Artificial Intelligence Programming with Python - For Beginners	nein	nein	nein	nein
Data Analysis and Machine Learning with Python	ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul
ab WiSe 2026/27				
Kurse an der National Yang Ming Chiao Tung University (NYCU)				
Modul: Device & Integration				
∫Semiconductor Physics and Devices (I)	ja, als Alternatives Wahlpflichtmodul, falls LV Innovative Semiconductor Devices nicht belegt wurde		nein	nein
∫Semiconductor Processings	nein		nein	nein
∫Energy Materials and Devices	ja, als Alternatives Wahlpflichtmodul		ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul
Modul: Intelligent Manufacturing (3 von 4), BA-Level				
∫Operations Research (I)	ja, als Alternatives Wahlpflichtmodul		evtl. als AQUA	evtl. als AQUA
∫Introduction to Machine Learning	ja, als Alternatives Wahlpflichtmodul, falls VL Machine Learning aus INF nicht belegt wurde		ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul
∫Introduction to Computers and Programming	nein		nein	nein
∫Introduction to Algorithms	ja, als Alternatives Wahlpflichtmodul		ja, als Alternatives Wahlpflichtmodul	ja, als Alternatives Wahlpflichtmodul
Optional Courses:				
Technological Innovation and Entrepreneurship Management, Master			ja, als AQUA	ja, als AQUA
Creativity and Innovation Management, Master			ja, als AQUA	ja, als AQUA
Introductory Chinese Conversation I, Bachelor			nein	nein
Digital Integrated Circuits	ja, als Alternatives Wahlpflichtmodul			
Kurse an der National Taiwan University of Science and Technology (NTUST)				
Modul: Equipment Engineering				
∫Semiconductor Fabrication / Fabrication Technology of Semiconductor Device	nein		nein	nein
∫Vacuum and Plasma Techniques	ja, als Alternatives Wahlpflichtmodul		ja	ja
∫Wafer Fabrication Technology and Equipment	ja, als Alternatives Wahlpflichtmodul		ja	ja
Semiconductor Industry Analysis and Practical Guide (2 credits)	ja, als Alternatives Wahlpflichtmodul, falls Resource Management nicht belegt wurde			
Kurse an der National Tsing Hua University (NTHU)				
Modul I Process integration: Chemical/Material Engineering				
Modul II Semiconductor Device: Solid State Physics				
TSMC Internship	ja	ja		