


detaillierter Studienablaufplan Hauptstudium Elektrotechnik, SR Informationstechnik (DPO 2013), Hilfsmittel zur Planung

Stand: 22.09.2022

 alte Module

Modul-Nr./CN	Modulname LV...Lehrveranstaltung	5. Semester	6. Semester	Konto HISPOS	Hinweise zu Prüfungsleistungen M...Modulnote PL...Prüfungsleistung	LP	Modulverantwortlicher	Studenten-sets
		V/Ü/P	V/Ü/P					
ET-12 08 12 M1208-11010	Integrierte Analogschaltungen Integrierte Analogschaltungen (Integr. Analogschalt.)	2/2/0 2/2/0		47200	M = PL PL Klausur 120min 47210	4	Prof. Ellinger Prof. Ellinger (2. Prüfer Schumann)	EuiDE-5-IT, EuiDE-5-MEL, 01/MA-ET/IT, 01/MA-ET/MEL, IST
ET-12 09 02 (DPO 2013) M1210-11020	Signaltheorie Signalverarbeitung (Signalv.)	4/2/0 2/1/0		47000	M = (PL1 + PL2) / 2 Beide PL müssen bestanden sein! PL1 Klausur 120 min (bp) 47030	7	Prof. Birkholz Prof. Birkholz (2. Prüfer offen)	EuiDE-5-IT, EuIDI-5, 01/MA-ET/IT, Mathematik
	Digitale Signalübertragung (Dig.Sig.Über.)	2/1/0			PL2 Klausur 120 min (bp) 47040		Prof. Fettweis (2. Prüfer Rave)	EuiDE-5-IT, 01/MA-ET/IT
ET-12 09 02 (DPO 2010) M1210-11020	Signaltheorie Signalverarbeitung (Signalv.)	4/2/0 2/1/0			M = (PL1 + PL2) / 2 PL1 Klausur 90 min 47010	7		
	Digitale Signalübertragung (Dig.Sig.Über.)	2/1/0			PL2 Klausur 90 min 47020			

Modul-Nr./CN	Modulname LV...Lehrveranstaltung	5. Semester	6. Semester	Konto HISPOS	Hinweise zu Prüfungsleistungen M...Modulnote PL...Prüfungsleistung	LP	Modulverantwortlicher	Studenten-sets
		V/Ü/P	V/Ü/P					
ET-12 08 18 M1208-11030	Schaltkreis- und Systementwurf Schaltkreis- und Systementwurf (SchaltkrSystEnt)	2/1/0 2/1/0	0/0/2	47400	M = PL PL Projektarbeit 40h 47410	7	Prof. Mayr	EuiDE-5-IT, EuiDE-5-MEL, EuiDI-5, 01/MA-ET/IT, 01/MA-ET/MEL
	Projekt Schaltkreis- und Systementwurf (SchaltkrSystEnt)		0/0/2					EuiDE-5-IT, EuiDE-5-MEL, EuiDI-6, 01/MA-ET/IT, 01/MA-ET/MEL
ET-12 09 06 M1209-11040	Akustik Akustik (Akustik)		2/2/0 2/2/0	48200	M = PL PL Klausur 180min 48210	4	Prof. Altinsoy (2. Prüfer offen)	EuiDE-6-IT, 02/MA-ET/IT, INF
ET-12 10 01 M1210-11050	Informationstheorie Informationstheorie (Info.theorie)		2/2/0 2/2/0	47600	M = PL PL Klausur 120min 47610	4	Prof. Jorswieck (Prof. Finger)	EuiDE-6-IT, 02/MA-ET/IT, EuiDI-6, Mathematik INF
ET-12 10 02 (DPO 2013) M1210-11060	Hauptseminar Kommunikationssysteme Hauptseminar Kommunikationssysteme (HS KommSysteme)		0/2/0 0/2/0	48500	M = (2 PL1 + PL2) / 3 PL1 Projektarbeit 12 Wo. 48520 neu PL2 Kolloquium 48530 neu	4	Prof. Fitzek	EuiDE-6-IT, 02/MA-ET/IT
ET-12 10 02 (DPO 2010) M1210-11060	Hauptseminar Kommunikationssysteme Hauptseminar Kommunikationssysteme (HS KommSysteme)		0/2/0 0/2/0		M = PL PL Referat 30 min. 48420	4		

Modul-Nr./CN	Modulname LV...Lehrveranstaltung	5. Semester	6. Semester	Konto HISPOS	Hinweise zu Prüfungsleistungen M...Modulnote PL...Prüfungsleistung	LP	Modulverantwortlicher	Studenten-sets
		V/Ü/P	V/Ü/P					
ET-12 10 03 M1210-11070	Hoch- und Höchsthfrequenztechnik Hoch- und Höchsthfrequenztechnik (Hoch-u.Höchstfr.)		2/2/0 2/2/0	47800	M = PL PL Klausur 180min 47810	4	Prof. Plettemeier (2. Prüfer Jamshidi)	EuiDE-6-IT, 02/MA-ET/IT, INF
ET-12 10 04 M1210-11080	Kommunikationsnetze, Basismodul Kommunikationsnetze (KommNetze)		2/2/0 2/2/0	48000	M = PL PL Klausur 150min 48010	4	Prof. Fitzek Dr. Radeke, stellv. Schingnitz (2. Prüfer Schingnitz)	EuiDE-6-IT, EuiDR-8-Net, INF, EW