detaillierter Studienablaufplan Studiengang Informationssystemtechnik, Fachgebiet Elektronische Schaltungen und Systeme (DPO 2014), Hilfsmittel zur Planung
Stand: 11.02.2022

Modul-Nr./CN	Modulname	6. Semester V/Ü/P	7. Semester V/Ü/P	Konto HISPOS	Hinweise zu Prüfungsleistungen	LP	Modulverantwortlicher
ET-12 08 19 M1208-1I240	**VLSI-Prozessorentwurf**		**2/2/2 2PL**	**78100**	**M = (2 PL1 + PL2) / 3**	**7**	**Prof. Mayr**
	VLSI-Prozessorentwurf *(VLSI-Proz.Entw.)*		2/2/2		PL1 Projektarbeit 30h 78110 PL2 Referat 20 min 78120		
ET-12 08 16 M1208-1I100	**Radio Frequency Integrated Circuits**	**3/1/2 1PL**		**75100**	**M = PL**	**7**	**Prof. Ellinger**
	Radio Frequency Integrated Circuits *(RadFreqIC)*	3/1/2			PL Klausur (engl., Beantwortung dt. o. engl.) 120min 75110 75111 (engl.)		
ET-12 08 17 neu ab SS 2018	**Integrated Circuits for Broadband Optical Communications**		**3/1/2 1PL**	**77900**	**M = PL**	**7**	**Prof. Ellinger**
	Integrated Circuits for Broadband Optical Communications *(ICBC)*		3/1/2		PL1 Klausur (wahlweise dt. o. engl.) 120min 77910 (77911 engl.)		
ET-12 10 16 M1210-1I220	**Digitale Signalverarbeitung und Hardware-Implementierung**	**2/1/0 1PL**	**0/0/2 1PL**	**77300**	**M = (2 PL1 + 1 PL2) / 3**	**7**	**Prof. Fettweis**
	Hardware-/Software-Codesign für Signalprozessoren *(H-/S-Codesign)*	2/1/0			PL1 ab 16 TN Klausur 120 min, bis zu 16 TN mdl. PL 20min 77310		
	Praktikum Hardware-/Software-Codesign *(H-/S-Codesign)*		0/0/2		PL2 Praktikumsbericht 77320		
ET-12 08 07	**Einführung in die Theorie nichtlinearer Systeme**	**2/1/0 1PL**	**2/1/0 1PL**	**77500**	**M = (PL1 + PL2) / 2**		**Prof. Tetzlaff**

Modul-Nr./CN	Modulname	6. Semester	7. Semester	Konto HISPOS	Hinweise zu Prüfungsleistungen	LP	Modulverantwort-licher
		V/Ü/P	V/Ü/P				
M1208-1I170	Beschreibung und Analyse nichtlinearer Systeme *(B.u.A. nichtlin. Syst)*	2/1/0			PL1 ab 10 TN Klausur 90 Min., bis zu 10 TN Mdl. PL 30min 77530	**7**	
	Zellulare nichtlineare Netzwerke *(Zell.ni.-lin.NW)*		2/1/0		PL1 an 10 TN Klausur 90min, bis zu 10 TN Mdl. PL 30min 77540		
ET-12 08 08	**Schaltungssimulation und Systemidentifikation**	**1/1/0 1PL**	**2/1/0 1PL**	**81500**	**M = (PL1 + PL2) / 2**		**Prof. Tetzlaff**
M1208-1I180	Schaltungssimulation und –modellierung *(Schalt.Simul.)*	1/1/0			PL1 Klausur 120 min 81510	**7**	
	Modellbildung und Systemidentifikation *(Mod.bil.u.Syst.ident.)*		2/1/0		PL2 Klausur 120 min 81520		
ET-12 08 27	**Neuromorphe VLSI Systeme**	**4/2/0**		**83100**	**M = (2 PL1 + PL2) / 3**		**Prof. Mayr**
M1208-1I360 neu ab SS 2018	Neuromorphe VLSI Systeme *(Neurom.VLSI-Sys)*	4/2/0			PL1 Beleg 83110 PL2 Referat 83120	**7**	