

Detaillierter Studienablaufplan Hauptstudium Kompetenzvertiefung Diplom Informationssystemtechnik (PO 2025), Mikroelektronik, Elektronische Schaltungen und Systeme

Stand: 10.03.2026

Modul-Nr./CN	Modulname Lehrveranstaltung (Abk. im Stundenplan)	6. Semester	7. Semester	8. Semester	Hinweise zu Prüfungsleistungen M = Modulnote PL = Prüfungsleistung	LP	Modulverantwortlicher	Studentensets
		V/Ü/P	V/Ü/P	V/Ü/P				
Eul-IST-E-EMS (Eul-ET-E-EMS, Eul-MT-E-EMS) M1212-EM007	Elektromechanische und mikroelektrome- chanische Systeme (MEMS)	2/2/1 2 PL			M = (3 PL1 + PL2) / 4	7	Prof. Marschner	EuiDE-8-HMT, EuiDI-6-MES, EuiDM-6
	Elektromechanische Netzwerke <i>(El.mech. Netzw.)</i>	2/1/0			PL1 Klausur 120 min, bei bis zu 10 TN mdl. PL Gruppenprüfung 20 min pro Person			
	Entwurf und Simulation von Mikrosystemen <i>(Mikrosysteme - Simulation)</i>	0/0/1			PL2 Portfolio 8 h			
	Anwendung kombinierter Simulation <i>(Komb.Simul.)</i>	0/1/0						
Eul-IST-E-NVLSI (Eul-ET-E-NVLSI, Eul-NES-E-NVLSI) M1208-EI018	Neuromorphic VLSI Systems	4/2/0 2 PL			M = (2 PL1 + PL2) / 3	7	Prof. Mayr	EuiDE-8-ST, EuiDI-6-MES EuiMN-2-DES
	Neuromorphic VLSI Systems <i>(Neurom.VLSI-Sys)</i> [Lehrsprache Englisch]	4/2/0			PL1 Portfolio 30 h PL2 mdl. PL 20 min			
Eul-IST-E-SiSys (Eul-ET-E-SiSys) M1208-EI021	Schaltungssimulation und Systemidentifikation	3/2/0 PL			M = PL	7	Prof. Tetzlaff	EuiDE-8-ST, EuiDI-6-MES
	Schaltungssimulation und -modellierung <i>(Schalt.Simul.)</i>	1/1/0			PL Klausur 180 min			
	Modellbildung und Systemidentifikation <i>(Mod. bil. u. Syst. ident.)</i>	2/1/0						
Eul-IST-E-VLSI (Eul-ET-E-VLSI, Eul-NES-E-VLSI) M1208-EI023	VLSI Processor Design	2/2/2 PL			M = PL	7	Prof. Mayr	EuiDE-8-ST, EuiDE-8-BEI, EuiDI-6-MES, EuiMN-2-DES
	VLSI Processor Design <i>(VLSI-ProcDesign)</i> [Lehrsprache Englisch]	2/2/2			PL Komplexe Leistung 50 h			

Modul-Nr./CN	Modulname Lehrveranstaltung (Abk. im Stundenplan)	6. Semester	7. Semester	8. Semester	Hinweise zu Prüfungsleistungen M = Modulnote PL = Prüfungsleistung	LP	Modulverantwortlicher	Studentensets
		V/Ü/P	V/Ü/P	V/Ü/P				
Eul-IST-E-MemTe (Eul-ET-E-MemTe, Eul-NES-E-MemTe)	Memory Technology	2/0/0 1 SWS Seminare	2/0/0 1 SWS Seminare PL		M = PL	7	Prof. Mikolajick	
M1212-EM009	Memory Technology 1 (Mem.Technol.)	2/0/0 1 SWS Seminare			PL Klausur 90 min, bei bis zu 20 TN mdl. PL 15 min			EuiDE-8-HMT, EuiDI-6-MES, EuiMN-2-TEC
	Memory Technology 2 (Mem.Technol.)		2/0/0 1 SWS Seminare					EuiDE-9-HMT, EuiMN-3-TEC
Eul-IST-E-EntwA (Eul-ET-E-EntwA)	Entwurfsautomatisierung		2/2/0, 2 SWS Seminare 2 PL		M = (3 P1 + 2 PL2) / 5 Beide PL sind bestehensrelevant!	7	Prof. Lienig	
M1205-EG015	Entwurfsautomatisierung (Entw.automat.)		2/2/0, 2 SWS Seminare		PL1 mdl. PL 30 min PL2 Portfolio 20 h			EuiDE-9-AVT, EuiDE-9-EKT, EuiDE-9-BEI, Mathematik
Eul-IST-E-Hybri (Eul-ET-E-Hybri)	Hybridintegration		4/0/2, 3 Tage à 8 Stunden Exkursionen 2 PL		M = (2 PL1 + PL2) / 3	7	Prof. Panchenko	
M1206-EG013	Hybridtechnik (Hybridtechnik/-integration)		2/0/2		PL1 Klausur 150 min			EuiDE-9-AVT, EuiDE-9-MEL-HM
	Mikro- und Nanointegration (MNI)		2/0/0		PL2 Komplexe Leistung 12 h			
Eul-IST-E-ICBC (Eul-ET-E-ICBC, Eul-NES-E-ICBC)	Integrated Circuits for Broadband Optical Communications		3/1/2 PL		M = PL	7	Prof. Ellinger	
M1208-EI028	Integrated Circuits for Broadband Optical Communications (ICBC) [Lehrsprache Englisch]		3/1/2		PL Klausur 120 min in engl. Sprache (Beantwortung wahlweise dt. o. engl.)			EuiDE-9-ST, EuiDE-9-PMS, EuiDE-9-BEI, EuiMN-3-DES

Modul-Nr./CN	Modulname Lehrveranstaltung (Abk. im Stundenplan)	6. Semester	7. Semester	8. Semester	Hinweise zu Prüfungsleistungen M = Modulnote PL = Prüfungsleistung	LP	Modulverantwortlicher	Studentensets
		V/Ü/P	V/Ü/P	V/Ü/P				
Eul-IST-E-NNMHA (Eul-NES-E-NNMHA) M1208-IKE02	Neural Networks and Memristive Hardware Accelerators Neural Networks and Memristive Hardware Accelerators <i>[Neur. Net. u. Memr. H. Acc.]</i> Pythonkurs für Ingenieur:innen <i>[Python for Engineers]</i> [Lehrsprache Englisch]		2/0/2 2 PR 2 PL 2/0/2 2 PR		M = (4 PL1 + PL2) / 5 PL1 ist bestehensrelevant! PL1 Klausur 180 min PL2 Komplexe Leistung 60 h	7	Prof. Tetzlaff	EuiMN-1-DES
Das Modul Neural Networks and Memristive Hardware Accelerators kann nicht gewählt werden, wenn bereits das Modul Python im Wahlpflichtbereich Allgemeine Qualifikationen gewählt wurde.			0/0/2					
Eul-IST-E-PlaTe (Eul-ET-E-PlaTe, Eul-NES-E-PlaTe) M1211-EM013	Plasma Technology Plasma Technology <i>(Plasmatechnik)</i> [Lehrsprache Englisch]		4/2/0 PL 4/2/0		M = PL PL Klausur 90 min	7	Prof. Hauff	EuiDE-9-HMT, EuiMN-3-TEC
Eul-IST-E-DNNH (Eul-NES-E-DNNH) M1208-IKE01	Deep Neural Network Hardware Deep Neural Network Hardware <i>(DeepNeuNetwHardw)</i> [Lehrsprache Englisch]			2/2/0 PL 2/2/0	M = PL PL Klausur 90 min	5	Prof. Mayr	EuiMN-2-DES
Eul-IST-E-RFICE (Eul-ET-E-RFICE) M1208-EI019	Radio Frequency Integrated Circuits Radio Frequency Integrated Circuits <i>(RadFreqIC)</i> [Lehrsprache Englisch]			3/1/2 PL 3/1/2	M = PL PL Klausur 120 min in engl. Sprache (Beantwortung wahlweise dt. o. engl.)	7	Prof. Ellinger	EuiDE-8-ST, EuiDE-8-BEI, EuiMN-3-APP, EuiMN-3-TEC, EuiMN-3-DES
Eul-IST-E-ICDBS (Eul-NES-E-ICDBS) M1208-1I380	Integrated Circuit Design for Biomedical Sensors Integrated Circuit Design for Biomedical Sensors <i>(IntegCircDes)</i>	2/0/2 2 PL 2/0/2			M = (3 PL1 + PL2) / 4 Beide PL sind bestehensrelevant! PL1 Klausur 90 min PL2 Portfolio 80 h	7	Prof. Bahr	EuiMN-2-DES, EuiDI-6-ESS