# Stundenplan für das Sommersemester 2024 (01.04.2024 -30.09.2024)

**Stand: 29.04.24**

# Fakultät Elektrotechnik und Informationstechnik

# Seminargruppe: EuiDI-4-01

| | Montag | Dienstag | Mittwoch | Donnerstag | Freitag |
|---|---|---|---|---|---|
| 1.DS<br>07:30 - 09:00<br>1. Woche | | Tutor RA<br>**Ü Rechnerarchitektur II**<br>APB/E009/U | Ellinger, Frank<br>**V Schalt.-tech. (gr.)**<br>BAR/SCHÖ/E | Kortke, Mathias<br>**Ü Systemtheorie 2**<br>GÖR/0127/U | |
| 1.DS<br>07:30 - 09:00<br>2. Woche | | Tutor RA<br>**Ü Rechnerarchitektur II**<br>APB/E009/U | Ellinger, Frank<br>**V Schalt.-tech. (gr.)**<br>BAR/SCHÖ/E | Kortke, Mathias<br>**Ü Systemtheorie 2**<br>GÖR/0127/U | |
| 2.DS<br>09:20 - 10:50<br>1. Woche | | Ellinger, Frank<br>**V Schalt.-tech. (gr.)**<br>GÖR/0226/H | | Di Tella<br>**Ü Math/4**<br>Z21/0217/U | Baumgart/Di Tella<br>**Ü Math/4**<br>TRE/MATH/H |
| 2.DS<br>09:20 - 10:50<br>2. Woche | | Ellinger, Frank<br>**V Schalt.-tech. (gr.)**<br>GÖR/0226/H | | Di Tella<br>**Ü Math/4**<br>Z21/0217/U | Baumgart/Di Tella<br>**Ü Math/4**<br>TRE/MATH/H |
| 3.DS<br>11:10 - 12:40<br>1. Woche | Janschek, Klaus<br>**V Automat.technik**<br>GÖR/0226/H | | | Ellinger, Frank<br>**Ü Schalt.-tech. (gr.)**<br>GÖR/0226/H | Schilling<br>**V Math/4**<br>BAR/SCHÖ/E |
| 3.DS<br>11:10 - 12:40<br>2. Woche | Janschek, Klaus<br>**V Automat.technik**<br>GÖR/0226/H | | | Ellinger, Frank<br>**Ü Schalt.-tech. (gr.)**<br>GÖR/0226/H | Schilling<br>**V Math/4**<br>BAR/SCHÖ/E |
| 4.DS<br>13:00 - 14:30<br>1. Woche | Mögel, Andreas<br>**P Prkt. ET2**<br>vereinbarter Ort | Schaefer, Rafael<br>**V Systemtheorie 2**<br>BAR/SCHÖ/E (am 7.5. im HÜLS186) | Janschek, Klaus<br>**Ü Automat.technik**<br>BAR/SCHÖ/E | | |
| 4.DS<br>13:00 - 14:30<br>2. Woche | Mögel, Andreas<br>**P Prkt. ET2**<br>vereinbarter Ort | Schaefer, Rafael<br>**V Systemtheorie 2**<br>BAR/SCHÖ/E (am 7.5. im HÜLS186) | Janschek, Klaus<br>**Ü Automat.technik**<br>BAR/SCHÖ/E | | |
| 5.DS<br>14:50 - 16:20<br>1. Woche | Mögel, Andreas<br>**P Prkt. ET2**<br>vereinbarter Ort | Nagel<br>**V Rechnerarchitektur II**<br>BAR/SCHÖ/E | | | |
| 5.DS<br>14:50 - 16:20<br>2. Woche | Mögel, Andreas<br>**P Prkt. ET2**<br>vereinbarter Ort | Nagel<br>**V Rechnerarchitektur II**<br>BAR/SCHÖ/E | | | |
| 6.DS<br>16:40 - 18:10<br>1. Woche | | | | | |
| 6.DS<br>16:40 - 18:10<br>2. Woche | | | | | |
| 7.DS<br>18:30 - 20:00<br>1. Woche | | | | | |
| 7.DS<br>18:30 - 20:00<br>2. Woche | | | | | |

| | | | | | |
|---|---|---|---|---|---|
| 8.DS<br>20:20 - 21:50<br>1. Woche | | | | | Göhringer, Diana<br>**Ü P Hardwarepraktikum**<br>vereinbarter Ort |
| 8.DS<br>20:20 - 21:50<br>2. Woche | | | | | Göhringer, Diana<br>**Ü P Hardwarepraktikum**<br>vereinbarter Ort |