

**Stundenplan für das Sommersemester 2024  
(01.04.2024 -30.09.2024)**

**Stand: 29.04.24 Fakultät Elektrotechnik und  
Informationstechnik**

**Seminargruppe:  
EuiDI-6-MEL**

	Montag	Dienstag	Mittwoch	Donnerstag	Freitag
1.DS 07:30 - 09:00 1. Woche					
1.DS 07:30 - 09:00 2. Woche					
2.DS 09:20 - 10:50 1. Woche	Fettweis, Gerhard <b>Ü Grdl. Nachrichtentechnik</b> TOE/0317/H	Mayr, Christian <b>V VLSI-ProcDesign</b> BAR/0218/U	Mittelbach, Martin <b>V Info.theorie</b> HÜL/S186/H	Marschner, Uwe <b>V Mikrosysteme - Simulation</b> MIE 116 Marschner, Uwe <b>Ü Komb. Simul.</b> MIE 116 Wolf, Anne / Mittelbach, Martin <b>Ü Info.theorie</b> TOE/0317/H	Tutor RN <b>Ü Rechnernetze</b> SCH/A285/U
2.DS 09:20 - 10:50 2. Woche		Mayr, Christian <b>V VLSI-ProcDesign</b> BAR/0218/U	Mittelbach, Martin <b>V Info.theorie</b> HÜL/S186/H	Marschner, Uwe <b>V Mikrosysteme - Simulation</b> MIE 116 Marschner, Uwe <b>Ü Komb. Simul.</b> MIE 116 Wolf, Anne / Mittelbach, Martin <b>Ü Info.theorie</b> TOE/0317/H	Tutor RN <b>Ü Rechnernetze</b> SCH/A285/U
3.DS 11:10 - 12:40 1. Woche	Castrillon, Jeronimo <b>Ü Compilerbau-Ü</b> POT/0013/U	Habich <b>V DMF</b> TRE/MATH/H Mayr, Christian <b>Ü VLSI-ProcDesign</b> vereinbarter Ort Fettweis, Gerhard <b>Ü Grdl. Nachrichtentechnik</b> GÖR/0127/U	Marschner, Uwe <b>Ü El.mech. Netz.</b> MIE 116 Castrillon, Jeronimo <b>V Compilerbau</b> ZEU/0250/Z	Wählich <b>V Rechnernetze</b> HSZ/0003/H	Marschner, Uwe <b>P Mikrosysteme - Simulation</b> APB/E042/P
3.DS 11:10 - 12:40 2. Woche	Castrillon, Jeronimo <b>Ü Compilerbau-Ü</b> POT/0013/U	Habich <b>V DMF</b> TRE/MATH/H Mayr, Christian <b>Ü VLSI-ProcDesign</b> vereinbarter Ort	Marschner, Uwe <b>Ü El.mech. Netz.</b> MIE 116 Castrillon, Jeronimo <b>V Compilerbau</b> ZEU/0250/Z	Wählich <b>V Rechnernetze</b> HSZ/0003/H	
4.DS 13:00 - 14:30 1. Woche	Fettweis, Gerhard <b>V Grdl. Nachrichtentechnik</b> BAR/SCHÖ/E (am 6.5. im ZEU LICH)		Höppner, Sebastian <b>Ü SchaltKrSysEntw.</b> vereinbarter Ort	Mikolajick, Thomas <b>V Mem.Technol.</b> BAR/0189/U	Marschner, Uwe <b>P Mikrosysteme - Simulation</b> APB/E042/P
4.DS 13:00 - 14:30 2. Woche	Fettweis, Gerhard <b>V Grdl. Nachrichtentechnik</b> BAR/SCHÖ/E (am 6.5. im ZEU LICH)	Wolf, Anne / Mittelbach, Martin <b>Zusatztermin Info.theorie</b> GÖR/0229/U	Höppner, Sebastian <b>Ü SchaltKrSysEntw.</b> vereinbarter Ort	Mikolajick, Thomas <b>V Mem.Technol.</b> BAR/0189/U	

5.DS 14:50 - 16:20 1. Woche		Mayr, Christian <b>P VLSI-ProcDesign</b> vereinbarter Ort			
5.DS 14:50 - 16:20 2. Woche		Mayr, Christian <b>P VLSI-ProcDesign</b> vereinbarter Ort			
6.DS 16:40 - 18:10 1. Woche	Marschner, Uwe <b>V El.mech. Netzw.</b> TOE/0317/H				Habich <b>Ü DMF</b> APB/E006/U
6.DS 16:40 - 18:10 2. Woche	Marschner, Uwe <b>V El.mech. Netzw.</b> TOE/0317/H			Mikolajick, Thomas <b>Ü Mem.Technol.</b> BAR/0189/U	Habich <b>Ü DMF</b> APB/E006/U