

Modulname	Design and Programming of Embedded Multicore Architectures
Modulnummer	INF-25-Ma-FTI-EMA
Verantwortliche Dozentin bzw. verantwortlicher Dozent	Prof. Dr. Diana Göhringer diana.goehringer@tu-dresden.de
Qualifikationsziele	Die Studierenden verfügen über qualifizierte Kenntnisse in den Fachbereichen Entwurf und Programmierung von modernen eingebetteten Systemen und im Fachbereich Simulation von eingebetteten Multicore Architekturen. Zudem besitzen sie praktische Fähigkeiten zum Einsatz von eingebetteten Betriebssystemen, wie zum Beispiel Embedded Linux oder FreeRTOS, auf einem modernen eingebetteten System, wie beispielsweise ein Xilinx Zynq System-on-Chip.
Inhalte	Inhalte des Moduls sind Übersichts- und Spezialwissen in den Fachbereichen des Entwurfs, der Simulation und der Programmierung moderner eingebetteter Systeme, bestehend aus mehreren Prozessoren und Spezialbeschleunigern. Weitere Inhalte sind die Speicher- und Kommunikationsinfrastrukturen von eingebetteten Multicore Architekturen, zum Beispiel Network-on-Chip sowie der Einsatz von eingebetteten Betriebssystemen.
Lehr- und Lernformen	Das Modul umfasst Vorlesungen im Umfang von 2 SWS, Übungen im Umfang von 2 SWS und das Selbststudium. Die Lehrsprache der Vorlesungen und der Übungen ist Englisch.
Voraussetzungen für die Teilnahme	Im Diplomstudiengang Informatik, im Bachelorstudiengang Informatik werden die in den Modulen INF-25-Ba-RA Rechnerarchitektur und Hardwarelabor, INF-25-Ba-SWT Softwaretechnologie und INF-25-Ba-SWTP Softwaretechnologie-Projekt zu erwerbenden Kompetenzen vorausgesetzt.
Verwendbarkeit	Das Modul ist im Diplomstudiengang Informatik im Hauptstudium ein Wahlpflichtmodul im Fachgebiet Computer Engineering and High Performance Computing, das nach Maßgabe der Anlage 2 zur Prüfungsordnung zu wählen ist. Das Modul ist im Bachelorstudiengang Informatik ein Wahlpflichtmodul der Fachlichen Vertiefung, das nach Maßgabe der Anlage zur Prüfungsordnung zu wählen ist. Das Modul ist im Masterstudiengang Computer Science jeweils ein Wahlpflichtmodul im Open Track im Fachgebiet Computer Engineering and High Performance Computing sowie der Ergänzung, das nach Maßgabe der Anlage 2 zur Prüfungsordnung zu wählen ist sowie im Distributed Systems Engineering Track, das nach Maßgabe der Anlage 3 zur Prüfungsordnung zu wählen ist. Das Modul kann im Masterstudiengang Computer Science nur einmal gewählt werden. Das Modul kann im Masterstudiengang Computer Science nicht gewählt werden, wenn dieses oder ein wesentlich inhaltsgleiches Modul aus einem Studiengang mit dem die Zugangsvoraussetzungen nach § 3 der Studienordnung erfüllt wurden, bereits absolviert wurde. Das Modul schafft die Voraussetzungen für die

	Module, die es unter Voraussetzungen für die Teilnahme benennen.
Voraussetzungen für die Vergabe von Leistungspunkten	Die Leistungspunkte werden erworben, wenn die Modulprüfung bestanden ist. Die Modulprüfung besteht aus einer Klausurarbeit von 60 Minuten Dauer. Die Prüfungssprache ist Englisch.
Leistungspunkte und Noten	Durch das Modul können 6 Leistungspunkte erworben werden. Die Modulnote entspricht der Note der Prüfungsleistung.
Häufigkeit des Moduls	Das Modul wird jedes Sommersemester angeboten.
Arbeitsaufwand	Der Arbeitsaufwand beträgt insgesamt 180 Stunden.
Dauer des Moduls	Das Modul umfasst ein Semester.