

Modulname	High Performance Computing
Modulnummer	INF-25-Ma-FTI-HPC
Verantwortliche Dozentin bzw. verantwortlicher Dozent	Prof. Dr. Wolfgang Nagel wolfgang.nagel@tu-dresden.de
Qualifikationsziele	Die Studierenden können Strategien und Methoden der Parallelverarbeitung in parallelen Computerarchitekturen beschreiben sowie parallele Architekturen und Netzwerkkonzepte und ihre Eignung für verschiedene parallele Algorithmen beurteilen. Sie sind in der Lage, einfache parallele Programme zu entwickeln, die verschiedene Arten der Parallelität nutzbar machen.
Inhalte	Inhalte des Moduls sind Grundlagen von Hochleistungsrechnern und ihrer Programmierung, Strategien und Methoden der Parallelverarbeitung einschließlich der im Supercomputing weitverbreiteten Programmiermodelle. Weitere Inhalte sind Architektur und Netzwerkkonzepte und die notwendigen algorithmischen Bausteine in enger Verknüpfung mit praktischen Erfahrungen aus dem interdisziplinären Arbeitsfeld des CIDS-Departments Zentrum für Informationsdienste und Hochleistungsrechnen (ZIH).
Lehr- und Lernformen	Das Modul umfasst Vorlesungen im Umfang von 2 SWS, Übungen im Umfang von 2 SWS und das Selbststudium. Die Lehrsprache der Vorlesungen und der Übungen kann Deutsch oder Englisch sein und wird jeweils zu Semesterbeginn von der Dozentin bzw. dem Dozenten konkret festgelegt und in der jeweils üblichen Weise bekannt gegeben.
Voraussetzungen für die Teilnahme	Im Diplomstudiengang Informatik und im Bachelorstudiengang Informatik werden die in den Modulen INF-25-Ba-RA Rechnerarchitektur und Hardwarelabor sowie INF-25-Ba-BS Betriebssysteme zu erwerbenden Kompetenzen vorausgesetzt. Im Masterstudiengang Computer Science werden Kenntnisse zum Aufbau von Rechnersystemen und in der Nutzung einer Unix-Kommandozeilen Umgebung sowie der Programmiersprache C auf Bachelorniveau vorausgesetzt. Zur Vorbereitung eignet sich folgende Literatur: 1. Introduction to high performance computing for scientists and engineers, G. Hager, G. Wellein. CRC Press, 2010, 2. Computer Architecture, Fifth Edition: A Quantitative Approach, John L. Hennessy, David A. Patterson. Morgan Kaufmann Publishers Inc., 2011, 3. Programming: principles and practice using C++, Bjarne Stroustrup. Pearson International, 2014, 4. The Linux Command Line, 2nd Ed., W.E. Shotts. No Starch Press, 2019.
Verwendbarkeit	Das Modul ist im Diplomstudiengang Informatik im Hauptstudium ein Wahlpflichtmodul im Fachgebiet Computer Engineering and High Performance Computing, das nach Maßgabe der Anlage 2 zur Prüfungsordnung zu wählen ist. Das Modul ist im Bachelorstudiengang

	Informatik ein Wahlpflichtmodul der Fachlichen Vertiefung, das nach Maßgabe der Anlage zur Prüfungsordnung zu wählen ist. Das Modul ist im Masterstudiengang Computer Science jeweils ein Wahlpflichtmodul im Open Track im Fachgebiet Computer Engineering and High Performance Computing sowie der Ergänzung, das nach Maßgabe der Anlage 2 zur Prüfungsordnung zu wählen ist. Das Modul kann im Masterstudiengang Computer Science nur einmal gewählt werden. Das Modul kann im Masterstudiengang Computer Science nicht gewählt werden, wenn dieses oder ein wesentlich inhaltsgleiches Modul aus einem Studiengang mit dem die Zugangsvoraussetzungen nach § 3 der Studienordnung erfüllt wurden, bereits absolviert wurde. Das Modul schafft die Voraussetzungen für die Module, die es unter Voraussetzungen für die Teilnahme benennen.
Voraussetzungen für die Vergabe von Leistungspunkten	Die Leistungspunkte werden erworben, wenn die Modulprüfung bestanden ist. Die Modulprüfung besteht aus einer Klausurarbeit von 90 Minuten Dauer. Die Prüfungssprache ist Englisch.
Leistungspunkte und Noten	Durch das Modul können 6 Leistungspunkte erworben werden. Die Modulnote entspricht der Note der Prüfungsleistung.
Häufigkeit des Moduls	Das Modul wird jedes Wintersemester angeboten.
Arbeitsaufwand	Der Arbeitsaufwand beträgt insgesamt 180 Stunden.
Dauer des Moduls	Das Modul umfasst ein Semester.