

Modulname	Structure and Operation Principle of Processors
Modulnummer	INF-25-Ma-FTI-SOP
Verantwortliche Dozentin bzw. verantwortlicher Dozent	Dr. Robert Schöne robert.schoene@tu-dresden.de
Qualifikationsziele	Die Studierenden sind in der Lage, verschiedene Prozessoren und Rechnersystemen zu bewerten, deren Funktionsweise zu analysieren und Charakteristika durch systemnahe Programmierung zu bestimmen. Sie kennen Schnittstellen zur Bestimmung und Konfiguration von Prozesseigenschaften, sind in der Lage, diese zu nutzen und daraus resultierende Implikationen zu bewerten.
Inhalte	Inhalte des Moduls sind Programmierschnittstellen sowie die Mikroarchitekturen ausgewählter Prozessoren inklusive der Möglichkeiten für die Optimierung sequenzieller und paralleler Programme sowie Entwicklungstendenzen in der Prozessorarchitektur.
Lehr- und Lernformen	Das Modul umfasst Vorlesungen im Umfang von 2 SWS, Übungen im Umfang von 1 SWS, Praktika im Umfang von 1 SWS und das Selbststudium. Die Lehrsprache der Vorlesungen, der Übungen und der Praktika kann Deutsch oder Englisch sein und wird jeweils zu Semesterbeginn von der Dozentin bzw. dem Dozenten konkret festgelegt und in der jeweils üblichen Weise bekannt gegeben.
Voraussetzungen für die Teilnahme	Im Diplomstudiengang Informatik werden die in den Modulen INF-25-Ba-RA Rechnerarchitektur und Hardwarelabor sowie INF-25-Ba-BS Betriebssysteme zu erwerbenden Kompetenzen vorausgesetzt. Im Masterstudiengang Computer Science werden Kenntnisse über den Aufbau von Prozessoren und Rechnersystemen und die Funktionsweise von wichtigen Bestandteilen von Prozessoren sowie in systemnaher Programmierung und Betriebssystemen auf Bachelorniveau vorausgesetzt.
Verwendbarkeit	Das Modul ist im Diplomstudiengang Informatik im Hauptstudium ein Wahlpflichtmodul im Fachgebiet Computer Engineering and High Performance Computing, das nach Maßgabe der Anlage 2 zur Prüfungsordnung zu wählen ist. Das Modul ist im Masterstudiengang Computer Science jeweils ein Wahlpflichtmodul im Open Track im Fachgebiet Computer Engineering and High Performance Computing sowie der Ergänzung, das nach Maßgabe der Anlage 2 zur Prüfungsordnung zu wählen ist. Das Modul kann im Masterstudiengang Computer Science nur einmal gewählt werden. Das Modul kann im Masterstudiengang Computer Science nicht gewählt werden, wenn dieses oder ein wesentlich inhaltsgleiches Modul aus einem Studiengang mit dem die Zugangsvoraussetzungen nach § 3 der Studienordnung erfüllt wurden, bereits absolviert wurde. Das Modul schafft die Voraussetzungen für die Module, die es unter Voraussetzungen für die Teilnahme benennen.

Voraussetzungen für die Vergabe von Leistungspunkten	Die Leistungspunkte werden erworben, wenn die Modulprüfung bestanden ist. Die Modulprüfung besteht aus einer nicht öffentlichen Mündlichen Prüfungsleistung als Einzelprüfung von 20 Minuten Dauer. Die Prüfungssprache kann Deutsch oder Englisch sein und wird jeweils zu Semesterbeginn von der Dozentin bzw. dem Dozenten konkret festgelegt und in der jeweils üblichen Weise bekannt gegeben.
Leistungspunkte und Noten	Durch das Modul können 6 Leistungspunkte erworben werden. Die Modulnote entspricht der Note der Prüfungsleistung.
Häufigkeit des Moduls	Das Modul wird jedes Sommersemester angeboten.
Arbeitsaufwand	Der Arbeitsaufwand beträgt insgesamt 180 Stunden.
Dauer des Moduls	Das Modul umfasst ein Semester.